

# 技术方案

## 二、电气测量仪器

### 高压介质损耗测试装置

- 1、介质测量精度为 1% 2、电容量精度为 0.5% 3、抗干扰变频

### EDJS9000 介质损耗测试仪

#### 1、产品图片



#### 2、功能特点

EDJS-9000 自动抗干扰精密介损测试仪是发电厂、变电站等现场或实验室测试各种高压电力设备介损正切值及电容量的高精度测试仪器。仪器为一体化结构，内置介损测试电桥，可变频调压电源，升压变压器和 SF6 高稳定度标准电容器。测试高压源由仪器内部的逆变器产生，经变压器升压后用于被试品测试。

频率可变为 45Hz 或 55Hz，55Hz 或 65Hz，采用数字陷波技术，避开了工频电场对测试的干扰，从根本上解决了强电场干扰下准确测量的难题。同时适用于全部停电后用发电机供电检测的场合。该仪器配以绝缘油杯可测试绝缘油介质损耗。该产品功能特点如下：

- **超大液晶中文显示**

仪器配备了大屏幕（105mm×65mm）中文菜单界面，屏显分为左右两部分，左边为功能菜单区，右边为相关状态信息提示，每一步都非常清楚，操作人员不需要专业培训就能使用。一次操作，微机自动完成全过程的测量，是目前非常理想的介损测量设备。

- **海量存储数据**

仪器内部配备有日历芯片和大容量存储器，能将检测结果按时间顺序保存，随时可以查看历史记录，并可以打印输出；

- **科学先进的数据管理**

仪器数据可以通过 U 盘导出，可在任意一台 PC 机上通过我公司专用软件，查看和管理数据并可生成工作报告。

- **多种测试模式**

仪器能够分别使用内高压、外高压、内标准、外标准、正接法、反接法、自激法等多种方式测试；在外标准外高压情况下可以做高电压（大于 10kV）介质损耗。

- **CVT 测试一步到位**

该仪器还可以测试全密封的 CVT（电容式电压互感器）C1、C2 的介损和电容量，实现了 C1、C2 的同时测试。该仪器还可以测试 CVT 变比和电压角差。

- **高速采样信号**

仪器内部的逆变器和采样电路全部由数字化控制，输出电压连续可调。

- **多重保护安全可靠**

仪器具备输入电压波动、输出短路、过压、过流、温度等多重保护措施，保证了仪器安全、可靠。仪器还具备接地检测功能，确保不接地设备不允许升压。

### 3、技术参数

1	使用条件	-15℃~40℃	RH<80%	
2	抗干扰原理	变频法		
3	电 源	AC 220V±10%	允许发电机	
4	高压输出	0.5KV~10KV	每隔0.1kV	
		精 度	2%	
		最大电流	200mA	
		容 量	1500VA	
5	自激电源	AC 0V~50V/15A	45HZ/55HZ	
6	分 辨 率	tg δ : 0.001%	Cx: 0.01pF	
7	精 度	△tg δ : ± (读数*1.0%+0.040%)		
		△C x : ± (读数*1.0%+1.00PF)		
8	测量范围	tg δ	无限制	
		C x	15pF < Cx < 300nF	
			10KV	Cx < 60 nF
			5KV	Cx < 150 nF
			1KV	Cx < 300 nF
			CVT测试	Cx < 300 nF
9	CVT变比范围	10~10000		
	CVT变比精度	0.1%		
	CVT变比分辨率	0.01		
10	外型尺寸	430 (L) × 330 (W) × 330 (H)		
11	存储器大小	80 组 支持U盘数据存储		
12	重 量	28 Kg		

## 二、质量保证及试验

设计是产品质量形成中的关键环节，公司通过设计把来自用户和其它要求转化为设计输入和输出。设计控制就是要从设计策划开始到设计确认的全过程实施控制和验证，通过制定并执行产品设计控制和验证的文件化程序，使设计工作有计划按程序地进行，以确保产品适用性能满足用户和有关要求。

- 设计和开发的策划

在设计和开发策划中，我们总是根据用户的需要，市场的状况，大量地走访电力系统单位，如中调所、中试所及各配电站等单位，了解他们的要求，吸收他们的意见，然后才开始设计和开发的策划。针对具体的设计项目策划设计活动，根据其实际需要和公司设计部门情况，划分设计项目的全过程，规定组织和技术接口，配备有资格的人员（包括设计任务人员，设计评审人员、设计验证及设计确认人员）。

#### ● 设计验证

在设计和开发中，验证是对某项规定活动的结果进行检验的过程。我们在新产品设计中，例如电源板，电压、电流功放板等，采取各种计算方法，将新的设计与已证实的类似设计进行比较，进行试验和证实。对复杂的产品设计，必须进行一次或多次不同方法的验证，表明规定要求已经满足认可。

#### ● 设计确认

通过检查和提供客观证据表明预期用途的要求已经满足认可，这是设计确认的目的。公司在每一新型号产品设计中，有的按阶段性进行确认通过样品或产品发现问题得以在设计最后确认前，消除不能满足用户需求的问题。通常是在规定的使用条件下，针对最终产品进行确认，当然新产品的鉴定也是一种设计确认的方式，目的都是为了确保设计质量符合要求。

在生产全过程中确保每一过程处于受控状态，包括生产工艺参数、人员、设备、材料、加工和测试方法、环境等加以控制。

#### ● 生产过程控制

公司每一产品的形成，先后要通过插件工位、结构工位、组装工位、测试工位、调校工位及试验工位，每一工位履行自己的职责，明确本工位的工序与技术要求，对每一工位，公司制定了工序操作说明书，如《整机生产工序及技术要求》，《PCB 板插件工序及技术要求》、《生产跟踪表》等，均详细地编写了操作过程和顺序。

#### ● 产品检验和试验

检验是对产品的特性进行测量、检查、试验、度量；而试验是对产品一种或多种性能进行功能实验与检查。

公司实行进货检验和试验，包括采购的原材料、元器件，委托加工的 PCB 板均进行进货检验或试验，保证未经检验或试验的材料，元器件等不投入使用或

加工。

过程检验和试验，是在生产的全过程中确定的各控制点，一旦发现问题可以及时纠正，避免造成更多损失，目的是为了保证上道工序流入下道工序的产品都是合格品。公司采用 PCB 半成品板检验，CPU 板通电测试检验，整机组装后通电检验，整机测试检验，老化后整机调校检验。

最终检验和试验是全面考核产品质量是否符合规范和技术文件的要求。公司采取第二老化后的整机检验，第三次老化后的整机联机试验。只要前面的检验和试验没有通过，绝不转入后面的检验和试验，以此层层把关，保证产品的质量满足技术要求。

#### ● 不合格品的控制

为了防止不合格品的错误使用或安装，对不合格品采取标识、记录、评价、隔离和处置。公司分别实行对采购进货检验不合格品的控制，PCB 板检验不合格品的控制，PCB 半成品板检验不合格品的控制，整机组装检验不合格品的控制，整机测试不合格品的控制，整机检验不合格品的控制，联机试验不合格品的控制，用户返回不合格品的控制及废品的控制。确保合格品转入下一道工位。

质量记录是为证明满足质量要求的程度，用以证明产品是否符合要求。公司对质量记录采取了管理控制，各种质量记录以书面形式保存三年，以满足用户验证需要。

公司每隔半年，根据社会环境、市场要求、用户意见，对已投放市场的产品进行质量评审。为了防止潜在的不合格、缺陷或其它不希望情况的发生，进行调查分析，有效地处理用户的意见和产品不合格报告。对于用户所提出的期望和要求，公司会组织人力，改进产品设计，提高产品质量，很快设计出质量更高的新一代产品，以满足用户的要求。

### 三、技术文件

序号	内 容	份数	交付时 间	收图单位
1	<b>图纸类</b>			
1.1	电气原理图			
	<b>使用说明书</b>	2		
1	测试仪完整说明和技术数据资料。	1		
2	测试仪和所有附件的全部部件序号的完整资料及说明	1		
3	测试仪的结构图外型尺寸及对基础的技术要求	1		
	<b>试验报告</b>	1		
1	出厂试验报告	1		
	<b>其他资料</b>			
1	测试仪及主要附件标准	1		
2	现场测试规定和标准	1		
3	测试仪运输、包装贮存规定	1		
4	产品保修卡	1		
5	产品合格证	1		
6	质量反馈单	1		